

CURRICULUM VITAE

INFORMAZIONI PERSONALI

Gloria Orlandi

PROFILO PROFESSIONALE

Laureata magistrale in Ingegneria Elettronica per l'Internet-of-Things (LM-29), con formazione nell'ambito dell'ingegneria RF, delle microonde e dei sistemi per telecomunicazioni wireless avanzate.

Competenze tecniche

- Progettazione e simulazione di circuiti passivi RF e microonde (Keysight ADS, CST Studio Suite).
- Progettazione di antenne, array di antenne e sistemi di beamforming, con validazione tramite simulazione elettromagnetica
- Progettazione e simulazione di componenti e circuiti integrati RF (Keysight ADS).
- Analisi e ottimizzazione delle prestazioni tramite S-Parameters, simulazioni Harmonic Balance e simulazioni nel dominio del tempo e della frequenza.
- Conoscenza delle tecniche di caratterizzazione dei materiali e della relativa strumentazione di misura.

Competenze informatiche

Software di simulazione circuitale ed elettromagnetica:

- Keysight ADS (Advanced Design System)
- CST Studio Suite
- PSpice

Analisi numerica e modellazione:

- MATLAB
- Simulink

Programmazione e descrizione hardware:

- C/C++
- Java
- VHDL

Analisi dati e presentazione:

- Microsoft Excel
 - Microsoft PowerPoint
-

ISTRUZIONE E FORMAZIONE

Laurea Magistrale in Ingegneria Elettronica per l'Internet-of-Things (LM-29)

Università degli Studi di Perugia - sessione di febbraio 2026

Votazione: 109/110

Relatore: Prof. Paolo Mezzanotte

Correlatrice: Dott.ssa Valentina Palazzi

Titolo tesi: *Progetto di una rete formatrice di fascio a quattro uscite in tecnologia integrata GaAs*

Descrizione: progettazione e simulazione di una rete di beamforming riconfigurabile in tecnologia integrata in arseniuro di gallio (GaAs) operante nella banda a 5 GHz per applicazioni mobili.

L'attività ha incluso lo studio dell'architettura del sistema, la progettazione dei blocchi funzionali della rete e la loro integrazione in una matrice in grado di realizzare lo steering elettronico del fascio di un array di antenne. Le prestazioni sono state validate mediante simulazioni circuitali ed elettromagnetiche in Keysight ADS, attraverso l'analisi degli S-parameters e simulazioni Harmonic Balance.

Tirocinio interno universitario

Università degli Studi di Perugia - giugno 2025 - ottobre 2025

Titolo: *Progettazione di un branch-line e di un divisore di potenza integrati*

Descrizione: progettazione e ottimizzazione di un branch-line coupler e di un divisore di potenza integrati per applicazioni RF e a microonde.

L'attività è stata svolta mediante strumenti CAD per simulazioni circuitali ed elettromagnetiche. Le prestazioni dei dispositivi sono state valutate attraverso l'analisi degli S-parameters.

Laurea in Ingegneria Informatica ed Elettronica (L-8) – curriculum Elettronica

Università degli Studi di Perugia – sessione di aprile 2019

Votazione: 100/110

Relatore: Prof. Paolo Mezzanotte

Titolo tesi: *Progettazione di uno sfasatore a riflessione per comunicazioni senza fili di nuova generazione*

Diploma di Liceo Classico

Liceo Classico "A. Mariotti" di Perugia - 2014 - 100/100 e lode

Attestati

- IEEE AP-S DL Workshop Italy Series – IEEE Antennas and Propagation Society (febbraio 2026)

LINGUE

- Italiano: Madrelingua
- Inglese: Livello intermedio (B1-B2)

COMPETENZE AGGIUNTIVE E ATTIVITÀ EXTRACURRICOLARI

- Gestione di social media e creazione di contenuti digitali
- Creazione e montaggio video

- Corso per arbitro di pallacanestro presso CSI Perugia (esame previsto per luglio 2026)
 - Attività musicale come chitarrista e cantante in un gruppo
-

PATENTE DI GUIDA

- Patente B
-

AUTORIZZAZIONE AL TRATTAMENTO DEI DATI PERSONALI

La sottoscritta ai sensi del D.Lgs. 196/2003, del Regolamento UE 2016/679 e del D.Lgs. 101/2018 accorda il consenso al trattamento dei propri dati personali al fine di provvedere agli adempimenti di obblighi di legge.

Perugia, 20 giugno 2026

